# (19) 日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

# 特開平7-336271

(43)公開日 平成7年(1995)12月22日

(51) Int.Cl.6

識別記号 庁内整理番号

FΙ

技術表示箇所

H 0 4 B 1/707

H 0 4 J 13/00

D

審査請求 未請求 請求項の数1 FD (全 3 頁)

(21)出願番号

特願平6-145703

(22)出願日

平成6年(1994)6月3日

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 藤田 崇夫

東京都大田区下丸子3丁目30番2号 キヤ

ノン株式会社内

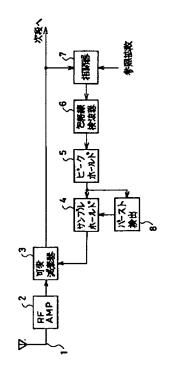
(74)代理人 弁理士 川久保 新一

# (54)【発明の名称】 スペクトラム拡散受信機

#### (57)【要約】

【目的】 バースト同期方式においても簡単な構成で正 確な利得制御が実現され、妨害波に強い相関器出力によ るAGCが実現できるスペクトラム拡散受信機を提供す ることを目的とする。

【構成】 相関器出力のピーク値をパースト期間でサン プルし、多重変調期間にその値をホールドする回路を設 けることにより、相関器出力に同期チャネル以外のチャ ネルの相互相関による干渉のないパースト期間のみでの AGCを実現し、またAGC出力レベルを前記2期間で 同一とする。



1

## 【特許請求の範囲】

【請求項1】 複数の拡散符号チャネルを多重化して伝 送する時分割多重通信において、

1つの相関器と、その相関出力を用いて受信信号レベル を制御する自動利得制御回路とを有し、

バースト同期方式の場合に、パースト期間に相関出力レ ベルで一定の自動利得制御をかけることを特徴とするス ペクトラム拡散受信機。

## 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、直接拡散方式スペクト ラム拡散受信機、特にパースト同期方式の自動利得制御 回路に関するものである。

[0002]

【従来の技術】本出願人は、例えば特願平5-3200 13号において、CDM(Code Division Multiplex)を 用いたTDMA(Time Division Multiple Access) のス ペクトラム拡散通信装置におけるパースト同期方式を提

開示される相関器出力に応じて受信レベルを制御するス ペクトラム拡散受信機の自動利得制御回路では、相関器 出力のピーク電圧を検出し、それをAGC電圧として増 幅器の増幅率を制御するAGC(Auto Gain Control) 方 式が提案されている。

[0004]

【発明が解決しようとする課題】しかしながら、前記パ ースト同期方式において、前記AGCを用いた場合、同 期信号を取り出す相関器出力の入力レベルに対する割合 が、パースト同期期間とその後に続く多重変調期間とで 30 大きく変り、AGC出力レベルが一定とならないため、 後段において、動作点が大きく変化し、回路設計が難し くなる。

【0005】また、多重変調期間では、相関器出力に同 期信号チャネル以外のチャネルの相互相関器よる干渉の 影響により、同期信号のみによる正確なAGCが実現で きない。

【0006】本発明は、パースト同期方式においても簡 単な構成で正確な利得制御が実現され、妨害波に強い相 関器出力によるAGCが実現できるスペクトラム拡散受 40 信機を提供することを目的とする。

[0007]

【課題を解決するための手段】本発明は、相関器出力の ピーク値をパースト期間でサンプルし、多重変調期間に その値をホールドする手段を設けることにより、相関器 出力に同期チャネル以外のチャネルの相互相関による干 渉のないパースト期間でAGCを実現し、またAGC出 カレベルを前記2期間で同一とすることができる。

[0008]

【実施例】図1は、本発明の一実施例を示すプロック図 50 【0016】さらに、次段へのレベルがパースト期間と

である。

【0009】この実施例におけるスペクトラム拡散受信 機は、受信用アンテナ1と、このアンテナ1から入力さ れる信号を増幅するアンプ(RFAMP)2と、出力レ ベルをサンプルホールド回路4からの信号に従って可変 する可変減衰器3と、この可変減衰器3の出力と参照拡 散信号を入力として相関を出力する相関器 7 と、この相 関器出力を入力とする包絡線検波器6と、この包絡線検 波器6の出力を入力とするピークホールド回路5と、こ 10 のピークホールド回路5の出力を入力とし、パースト期 間を検出する検出回路8と、ピークホールド回路5の出 力のうち、バースト検出回路8により検出された期間の レベルを保持するサンプルホールド回路4とを有するも のである。

2

【0010】以上の構成において、アンテナ1から受信 された信号は、RFAMP2で増幅される。図2(a) は、この増幅信号に含まれる電力成分を示している。こ こで縦軸の幅が、各成分のレベルである。

【0011】図示のように、パースト期間では、同期信 【0003】また、例えば特開昭5-122192号に 20 号のみが全パワーで伝送される。また、それに続く多重 **通信期間では、同期信号と複数のチャネルとを多重化し** て伝送される。

> 【0012】次に、この信号は可変減衰器3を通って、 次段の入力となると同時に、相関器 7 に入力される。相 関器7では、もう1つの入力となる参照拡散信号との相 関が取られ、出力される。この出力は、送信機により送 出されるクロックに同期した包絡線をもつ信号(図3 (a) に示す)となるため、これを包絡線検波器6で包 絡線検波する(図3(b))。

> 【0013】この信号をピークホールド回路5で、図2 (c) に示すような信号とする。このパースト期間中の レベルgは、入力信号レベルと比例関係にある。一方、 バースト検出回路8では、バースト期間の時間検出を行 い、これに従ってサンブルホールド回路4の制御を行う ことにより、バースト期間のgのレベルを次のパースト が発生するまでの期間ホールドした信号をサンプルホー ルドが出力する。このgのレベルで可変減衰器gの減衰 率を決める。

[0014]

【発明の効果】以上説明したように、本発明によれば、 バースト同期方式において、バースト期間の同期信号の レベルを使って、受信信号のレベルをAGC回路で一定 にすることができる。

【0015】従って、多重変調期間における同期信号以 外の多重化された信号の影響を受けることなく、パース ト期間の同期信号から得られる受信レベルに比例した相 関器出力で、正確な利得制御が実現され、パースト同期 方式においても妨害波に強い相関器出力によるAGCが 実現できる効果がある。

K2952

3

多重変調期間とで一定となり、後段の回路設計を容易に できる効果がある。

#### 【図面の簡単な説明】

【図1】本発明の一実施例を示すプロック図である。

【図2】上記実施例における各部の波形を示すタイミングチャートである。

【図3】上記実施例における相関器出力と検波出力の関係を示すタイミングチャートである。

【符号の説明】

1…受信用アンテナ、

2…アンプ、

3…可変減衰器、

4…サンプルホールド回路、

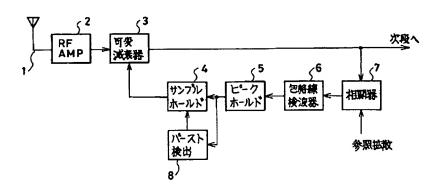
5…ピークホールド回路、

6…包絡線検波器、

7…相関器、

8…パースト検出回路。

【図1】



23623